



Convocatoria de selección para la contratación temporal de personal Investigador para la ejecución del proyecto "Tecnológica HVDC basada en el convertidor multinivel cascada para la conexión a red eléctrica de parques eólicos offshore (HVDC-OFFSHORE) ENE-2013-45948-R (MINECO)". Convocatoria de Julio 2016. REFERENCIA: INV-2016-I-013

7 de julio de 2016

ANEXO

Retribuciones

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato por año será de 16.922,35 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37,5 horas semanales.

Duración

La duración del contrato será de 5 meses desde el comienzo del contrato, que deberá producirse en los 30 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva.

Valoración de méritos

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 2,5 puntos.
 - Licenciatura/Grado: 2,5 puntos.
 - Diplomado Universitario: 2 puntos.
 - Técnico Superior de Formación Profesional: 1,5 puntos
2. Formación relacionada con las tareas a desarrollar: Hasta 3 Puntos.
3. Experiencia profesional relacionada con las tareas a desarrollar.
Hasta un máximo de 2 puntos.

Código Seguro de verificación: f0h+/wj60/3VOuAZL1CfNQ==. Permite la verificación de la integridad de una copia de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>
Este documento incorpora firma electrónica reconocida de acuerdo a la Ley 59/2003, de 19 de diciembre, de firma electrónica.

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ		FECHA	07/07/2016
ID. FIRMA	afirmaUS	f0h+/wj60/3VOuAZL1CfNQ==	PÁGINA	1/3
				
f0h+/wj60/3VOuAZL1CfNQ==				

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

Plazo de presentación de solicitudes:

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código Seguro de verificación: f0h+/wj60/3VOuAZL1CfNQ==. Permite la verificación de la integridad de una copia de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>
Este documento incorpora firma electrónica reconocida de acuerdo a la Ley 59/2003, de 19 de diciembre, de firma electrónica.

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/07/2016	
ID. FIRMA	afirmaUS	f0h+/wj60/3VOuAZL1CfNQ==	PÁGINA	2/3



f0h+/wj60/3VOuAZL1CfNQ==

Contrato ofertado

REFERENCIA: INV-2016-I-013

TITULO ACTUACIÓN: Optimización de controles de convertidores modulares multinivel en hardware basado en microcontroladores y FPGA.

INVESTIGADOR RESPONSABLE: Juan Manuel Carrasco Solís

REQUISITOS ESPECÍFICOS:

- Estar en posesión del Título de Ingeniero Superior Industrial
- Tener experiencia en:
 - Desarrollo de sistemas modulares multiniveles para aplicaciones de alta potencia y alta tensión (integración de renovables, FACTS y HVDC).
 - Estudio y simulación de topologías modulares multiniveles.
 - Desarrollo de algoritmos de control basados en DSPs de convertidores modulares para aplicaciones de alta potencia y alta tensión (integración de renovables, FACTS y HVDC).

COMISIÓN DE VALORACIÓN:

- Catedrático Juan Manuel Carrasco Solís
- Catedrático Eduardo Galván Díez
- Doctor Sergio Vázquez Pérez

DESTINO: Departamento de Ingeniería Electrónica. Escuela Superior de Ingenieros

TAREAS A REALIZAR:

- Optimización de algoritmos de control basados en DSPs y FPGA. Implementación de los mismos en los sistemas de control local y central de los convertidores de potencia modulares multinivel para aplicaciones de alta potencia y alta tensión (integración de renovables, FACTS y HVDC).
- Desarrollo de documentación del trabajo realizado.
-

Sevilla, a 7 de julio de 2016

Julián Martínez Fernández
Vicerrector de Investigación

Código Seguro de verificación: f0h+/wj60/3VOuAZL1CfNQ==. Permite la verificación de la integridad de una copia de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>
Este documento incorpora firma electrónica reconocida de acuerdo a la Ley 59/2003, de 19 de diciembre, de firma electrónica.

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/07/2016
ID. FIRMA	afirmaUS	PÁGINA	3/3



f0h+/wj60/3VOuAZL1CfNQ==