



Convocatoria de selección para la contratación temporal de personal Investigador para la ejecución del proyecto "Nuevos paradigmas para el test de circuitos integrados de señal mixta. TEC-2015-68448-R, financiado por la convocatoria II.3 del V Plan Propio de Investigación". Convocatoria de Julio 2017. REFERENCIA: INV-7-2017-I-007

7 de Julio de 2017

ANEXO

Retribuciones

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato será de 13.078,36 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37,5 horas semanales.

Duración

La duración del contrato será de siete meses desde el comienzo del contrato, que deberá producirse en los 30 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva, siempre que no se haya superado la duración del proyecto y exista disponibilidad presupuestaria con cargo al mismo, con sujeción, en todo caso, a lo dispuesto en la normativa laboral sobre la duración máxima de los contratos por obra o servicio determinado, y con informe previo favorable de la actividad realizada por el contratado, por parte del Director/a del Proyecto de Investigación donde se realice el proyecto y del Vicerrector de Investigación.

Valoración de méritos

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 3 puntos según titulación y expediente:
 - Máster Oficial o Diploma de Estudios Avanzados con la previa titulación de Grado/Licenciatura: 3 puntos.
 - Máster con la previa titulación de Grado/Licenciatura: 2,7 puntos.

Código:PFIRM652MA0GPEZ1YVQU0K6zT1DhW.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	06/07/2017
ID. FIRMA	PFIRM652MA0GPEZ1YVQU0K6zT1DhW	PÁGINA	1/3

- Máster con Diplomatura: 2,5 puntos
 - Licenciatura: 2,3 puntos.
 - Grado: 2,0
2. Formación relacionada con las tareas a desarrollar: Hasta 3 Puntos.
 3. Experiencia profesional relacionada con las tareas a desarrollar.
Hasta un máximo de 3 puntos.
 4. Entrevista para evaluar la aptitud para el puesto: Hasta 3 puntos

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

Plazo de presentación de solicitudes:

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código:PFIRM652MA0GPEZ/IYVQU0K6zT1DhW. Permite la verificación de la integridad de este documento electrónico en la dirección: https://pfirma.us.es/verifirma			
FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	06/07/2017
ID. FIRMA	PFIRM652MA0GPEZ/IYVQU0K6zT1DhW	PÁGINA	2/3

Contrato ofertado

REFERENCIA: INV-7-2017-I-007

INVESTIGADOR RESPONSABLE: Adoración Rueda Rueda

REQUISITOS ESPECÍFICOS:

- Titulación superior en Física, Ingeniería Electrónica, Telecomunicaciones, o afines.
- Formación en Electrónica y Microelectrónica
- Conocimientos sobre proceso de diseño de circuitos microelectrónicos
- Conocimientos sobre herramientas de diseño de circuitos microelectrónicos

COMISIÓN DE VALORACIÓN:

- Adoración Rueda Rueda, CU- US
- Alberto Yúfera García, CU-US
- Antonio J. Ginés Arteaga, PAD-US

Suplentes:

- M^a José Avedillo de Juan, CU-US
- Antonio Acosta Jiménez, CU-US
- Gloria Huertas Sánchez, TU-US

DESTINO: Departamento de Electrónica y Electromagnetismo

TAREAS A REALIZAR:

- Diseño, implementación física y verificación de circuitos para conversión AD en tecnologías CMOS.
- Participación en la caracterización y test de los convertidores implementados.

Sevilla, a 7 de julio de 2017

Julián Martínez Fernández
Vicerrector de Investigación

Código:PFIRM652MA0GPEZ/IYVQU0K6zT1DhW.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	06/07/2017
ID. FIRMA	PFIRM652MA0GPEZ/IYVQU0K6zT1DhW	PÁGINA	3/3