



Convocatoria de selección para la contratación temporal de personal Investigador para la ejecución del proyecto "Aproximación multinivel al diseño orientado a la fiabilidad de circuitos integrados analógicos y digitales (MARAGDA: Multilevel approach to the reliability-aware design of analog and digital integrated circuits). TEC2013-45638-C3-3-R". Convocatoria de Junio de 2017, REFERENCIA: INV-6-2017-I-013

7 de Junio de 2017

ANEXO

Retribuciones

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato será de 18.096,73 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37,5 horas semanales.

Duración

La duración del contrato será de 6 meses desde el comienzo del contrato, que deberá producirse en los 30 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva. Con posibilidad de prórroga, siempre que no se haya superado la duración del proyecto y exista disponibilidad presupuestaria con cargo al mismo, con sujeción, en todo caso, a lo dispuesto en la normativa laboral sobre la duración máxima de los contratos por obra o servicio determinado, y con informe previo favorable de la actividad realizada por el contratado, por parte del Director/a del Proyecto de Investigación donde se realice el proyecto y del Vicerrector de Investigación.

Valoración de méritos

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 3 puntos.
 - Doctorado 3 puntos.

Código:PFIRM727AFGMTSMH6zBqnUP35CbK8.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM727AFGMTSMH6zBqnUP35CbK8	PÁGINA	1/3

- Máster Oficial o Diploma de Estudios Avanzados con la previa titulación de Grado/Licenciatura: 2,7 puntos.
 - Máster con la previa titulación de Grado/Licenciatura: 2,5 puntos.
 - Máster con Diplomatura: 2,3 puntos
 - Licenciatura: 2,3 puntos.
 - Grado: 2,0
 - Diplomado Universitario: 1,9 puntos.
 - Técnico Superior de Formación Profesional: 1,7 puntos.
2. Formación relacionada con las tareas a desarrollar: Hasta 3 Puntos.
3. Experiencia profesional relacionada con las tareas a desarrollar.
Hasta un máximo de 3 puntos.
4. Entrevista para evaluar la aptitud para el puesto: Hasta 3 puntos

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

Plazo de presentación de solicitudes:

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código:PFIRM727AFGMTSMH6zBqnUP35CbkB8.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM727AFGMTSMH6zBqnUP35CbkB8	PÁGINA	2/3

Contrato ofertado

REFERENCIA: INV-6-2017-I-013

INVESTIGADOR RESPONSABLE: Francisco Vidal Fernández Fernández

REQUISITOS ESPECÍFICOS:

- Grado+Máster/Licenciado en Física, Ingeniería de Telecomunicación o Ingeniería Electrónica.
- Conocimiento de herramientas de diseño microelectrónico: CADENCE, ADS, SPECTRE.
- Conocimiento de tecnologías de integración de circuitos.
- Experiencia de laboratorio y manejo de instrumental de caracterización de circuitos integrados.
- Conocimientos de lenguajes de programación Matlab, C y C++.
- Inglés hablado y escrito.

COMISIÓN DE VALORACIÓN:

- Francisco Vidal Fernández Fernández, Catedrático de Universidad
- Rafael Castro López, Científico Titular
- Elisenda Roca Moreno, Científico Titular

Suplentes:

- María José Avedillo de Juan, Catedrática de Universidad
- Adoración Rueda Rueda, Catedrática de Universidad

DESTINO: Instituto de Microelectrónica de Sevilla

TAREAS A REALIZAR:

- Modelado, evaluación y control de la variabilidad en dispositivos y circuitos integrados.
- Caracterización estadística de dispositivos.
- Análisis experimental de la variabilidad y envejecimiento de dispositivos durante la operación de circuitos.

Sevilla, a 7 de junio de 2017

Julián Martínez Fernández
Vicerrector de Investigación

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM727AFGMTSMH6zBqnUP35CbkB8	PÁGINA	3/3