



Convocatoria de selección para la contratación temporal de personal Técnico para la ejecución del proyecto "Sistema Cognitivo de Fusión Sensorial de Visión y Audio por Eventos. (COFNET)" TEC2016-77785-P. Convocatoria de Junio 2017, REFERENCIA: INV-6-2017-T-001

7 de Junio de 2017

ANEXO

Retribuciones

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato será de 22.500 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37,5 horas semanales.

Duración

La duración del contrato será de 12 MESES desde el comienzo del contrato, que deberá producirse en los 60 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva. Con posibilidad de una prórroga de 12 meses, hasta una duración total máxima de 24 meses, siempre que no se haya superado la duración del proyecto y exista disponibilidad presupuestaria con cargo al mismo, con sujeción, en todo caso, a lo dispuesto en la normativa laboral sobre la duración máxima de los contratos por obra o servicio determinado, y con informe previo favorable de la actividad realizada por el contratado, por parte del Director/a del Proyecto de Investigación donde se realice el proyecto y del Vicerrector de Investigación.

Valoración de méritos

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 3 puntos.
 - Título Máster Oficial Universitario de Ingeniería de Computadores y Redes: 2 puntos.
 - Máster Oficial o Diploma de Estudios Avanzados: 1 punto.

Código:PFIRM917R4HUS5iIndzrZ4FPXOx8ts.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM917R4HUS5iIndzrZ4FPXOx8ts	PÁGINA	1/3

- Grado / Licenciatura: 1 punto.
- 2. Formación relacionada con las tareas a desarrollar: Hasta 3 puntos.
- 3. Experiencia profesional relacionada con las tareas a desarrollar: Hasta 3 puntos.
- 4. Entrevista para evaluar la aptitud para el puesto: Hasta 3 puntos

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

Plazo de presentación de solicitudes:

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código:PFIRM917R4HUS5iIndzrZ4FPXOx8ts.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM917R4HUS5iIndzrZ4FPXOx8ts	PÁGINA	2/3

Contrato ofertado

REFERENCIA: INV-6-2017-T-001

INVESTIGADOR RESPONSABLE: Alejandro Linares Barranco

REQUISITOS ESPECÍFICOS:

- Graduado // Máster.
- Demostrar conocimientos en diseño de placas de circuito impreso (Altium).
- Demostrar conocimientos en programación de sistemas empotrados con FreeRTOS.
- Herramientas: ColDE, Visual Studio, Xilinx ISE, Vivado, HLS, Matlab.
- Lenguajes de programación: WPF, C#, C++, Java.
- Beca de Colaboración del Ministerio.
- Se valorará estar matriculado en Máster Ingeniería de Computadores y Redes.

COMISIÓN DE VALORACIÓN:

- Ángel Jiménez Fernández.
- Gabriel Jiménez Moreno.
- Alejandro Linares Barranco.
- Sup: Antón Civit Balcells.
- Sup: Saturnino Vicente Díaz.

DESTINO: Escuela Técnica Superior de Ingeniería Informática.

TAREAS A REALIZAR:

- Diseño CAD de PCB.
- Compra de componentes electrónicos.
- Soldadura, montaje y testado de placas.
- Diseño VHDL / Verilog / HLS para System On Chip.
- Programación drivers / API y aplicaciones en Linux para SoC.

Sevilla, a 7 de junio de 2017

Julián Martínez Fernández
Vicerrector de Investigación

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM917R4HUS5iIndzrZ4FPXOx8ts	PÁGINA	3/3