



**Convocatoria de selección para la contratación temporal de personal Técnico para la ejecución del proyecto "Estrategias de Diseño Microelectrónico para IoT en escenarios hostiles", TEC2016-80396-C. Convocatoria de Junio 2017, REFERENCIA: INV-6-2017-T-032**

**7 de Junio de 2017**

## **ANEXO**

### **Retribuciones**

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato por seis meses, será de 13.485 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37,5 horas semanales.

### **Duración**

La duración del contrato será de seis meses desde el comienzo del contrato, que deberá producirse en los 30 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva. Con posibilidad de una prórrogas de un año, hasta una duración total máxima de 24 meses, siempre que no se haya superado la duración del proyecto y exista disponibilidad presupuestaria con cargo al mismo, con sujeción, en todo caso, a lo dispuesto en la normativa laboral sobre la duración máxima de los contratos por obra o servicio determinado, y con informe previo favorable de la actividad realizada por el contratado, por parte del Director/a del Proyecto de Investigación donde se realice el proyecto y del Vicerrector de Investigación.

### **Valoración de méritos**

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 3 puntos.
  - Doctorado 3 puntos
  - Máster Oficial o Diploma de Estudios Avanzados con la previa titulación de Grado/Licenciatura: 2,7 puntos.

Código:PFIRM775PBXVZQJ7GQvzFn2GddLF/E.  
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM775PBXVZQJ7GQvzFn2GddLF/E	PÁGINA	1/3

- Máster con la previa titulación de Grado/Licenciatura: 2,5 puntos.
  - Máster con Diplomatura: 2,3 puntos
  - Licenciatura: 2,3 puntos.
  - Grado: 2,0
  - Diplomado Universitario: 1,9 puntos.
  - Técnico Superior de Formación Profesional: 1,7 puntos.
2. Formación relacionada con las tareas a desarrollar: Hasta 3 Puntos.
  3. Experiencia profesional relacionada con las tareas a desarrollar.  
Hasta un máximo de 3 puntos.
  4. Entrevista para evaluar la aptitud para el puesto: Hasta 3 puntos

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

**Plazo de presentación de solicitudes:**

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código:PFIRM775PBXVZQJ7GQvzFn2GddLF/E. Permite la verificación de la integridad de este documento electrónico en la dirección: <a href="https://pfirma.us.es/verifirma">https://pfirma.us.es/verifirma</a>			
FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM775PBXVZQJ7GQvzFn2GddLF/E	PÁGINA	2/3

## Contrato ofertado

REFERENCIA: INV-6-2017-T-032

INVESTIGADOR RESPONSABLE: Fernando Muñoz Chavero

### REQUISITOS ESPECÍFICOS:

-Ingeniero de Telecomunicación / Ingeniero Electrónico.

-Experiencia previa y contrastable en:

- Diseño de circuitos analógicos de bajo consumo y baja tensión para gestión de potencia en tecnologías nanométricas.
- Instalación y uso de las siguientes aplicaciones de software de apoyo al diseño analógico y señal mixta: el entorno Cadence y las siguientes herramientas asociadas: Calibre, Assura, Diva, Synopsis, entre otras. Por otro lado, herramientas de diseño de placas y test e instrumentación como PCAD, Altium y Labview.

-Aptitudes:

- Persona proactiva, se valorará la versatilidad y capacidad de trabajo.
- Capacidad de trabajo en grupo
- Nivel alto de inglés.

-Valorable doctorado con tesis en el área de Ingeniería Electrónica.

### COMISIÓN DE VALORACIÓN:

- Fernando Muñoz Chavero: Presidente. Profesor Titular
- Antonio Torralba Silgado: Primer Vocal. Catedrático de Universidad
- Enrique López Morillo: Segundo Vocal. Profesor Contratado Doctor

DESTINO: Departamento de Ingeniería Electrónica

### TAREAS A REALIZAR:

- Diseño de circuitos
- Instalación de software de diseño y kits de tecnología
- Instalación de nuevas herramientas software de apoyo al diseño como son las de extracción de parásitos, verificación de layout y herramientas de control de versiones.
- Mantenimiento de los servidores de trabajo
- Resolución de incidencias con el entorno software de diseño.
- Diseño de prototipos de test para medidas
- Instrumentación y automatización de medidas

Sevilla, a 7 de junio de 2017

Julián Martínez Fernández  
Vicerrector de Investigación

Código:PFIRM775PBXVZQJ7GQvzFn2GddLF/E.  
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	07/06/2017
ID. FIRMA	PFIRM775PBXVZQJ7GQvzFn2GddLF/E	PÁGINA	3/3