



Convocatoria de selección para la contratación temporal de personal Técnico para la ejecución del proyecto “NUEVAS TECNOLOGICAS PARA INTEGRAR SISTEMAS DE ALMACENAMIENTO DISTRIBUIDO EN LA RED ELECTRICA MEDIANTE INFRAESTRUCTURA DE CONTROL ON-CLOUD APLICADO A EFICIENCIA ENERGETICA”, de la Universidad de Sevilla, N2016-8025-R. Proyecto nº 2016/933”. Convocatoria de Junio 2017, REFERENCIA: INV-6-2017-T-038

13 de Junio de 2017

ANEXO

Retribuciones

El coste total del contrato, importe bruto de la contratación más el importe total de las cuotas patronales y el importe de la indemnización por finalización de contrato será de 12.000 euros. En dicha retribución íntegra se encuentra incluido el prorrateo o parte proporcional de las pagas extras.

La dedicación será de 37.5 horas semanales.

Duración

La duración del contrato será de 6 meses desde el comienzo del contrato, que deberá producirse en los 30 días hábiles a contar desde el día siguiente al de la publicación de la resolución de concesión definitiva, siempre que no se haya superado la duración del proyecto y exista disponibilidad presupuestaria con cargo al mismo, con sujeción en todo caso, a lo dispuesto en la normativa laboral sobre la duración máxima de los contratos por obras o servicios determinados, y con informe previo favorable de la actividad realizada por el contratado, por parte del Director/a del proyecto de Investigación donde se realice el proyecto y del Vicerrector de Investigación.

Valoración de méritos

La Comisión de Valoración será responsable de valorar los méritos y ordenar la realización de las entrevistas si lo considera necesario. Con carácter general valorarán los siguientes méritos acreditados documentalmente y relacionados con las tareas y actividades a realizar, de acuerdo con las siguientes puntuaciones:

1. Titulaciones oficiales directamente relacionadas con las tareas a desarrollar y hasta un máximo de 2,5 puntos.
 - Técnico en Electrónica: 2,5 puntos
2. Formación relacionada con las tareas a desarrollar: Hasta 2,5 Puntos.

Código:PFIRM836YUIGQQ8gqnWK9gTk0a4pCW.
Permite la verificación de la integridad de este documento electrónico en la dirección: <https://pfirma.us.es/verifirma>

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	13/06/2017
ID. FIRMA	PFIRM836YUIGQQ8gqnWK9gTk0a4pCW	PÁGINA	1/3

3. Experiencia profesional relacionada con las tareas a desarrollar: Hasta 2,5 puntos.
4. Informes de experiencia específica en los campos requeridos: Hasta 2,5 puntos.

Las comisiones de valoración quedarán facultadas para establecer si es necesaria la realización de la entrevista y la puntuación mínima exigible para su realización. La convocatoria para la asistencia a entrevistas se publicará en la página web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal> con una antelación mínima de 48 horas. Las comisiones de valoración establecerán el umbral mínimo de puntuación para poder ser seleccionado

Plazo de presentación de solicitudes:

5 días hábiles a contar desde el día siguiente al de la publicación de la presente Convocatoria en la Web del Vicerrectorado de Investigación <http://investigacion.us.es/investigacion/contratos-personal>.

Código:PFIRM836YUIGQQ8gqnWK9gTk0a4pCW. Permite la verificación de la integridad de este documento electrónico en la dirección: https://pfirma.us.es/verifirma			
FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	13/06/2017
ID. FIRMA	PFIRM836YUIGQQ8gqnWK9gTk0a4pCW	PÁGINA	2/3

Contrato ofertado

REFERENCIA: INV-6-2017-T-038

INVESTIGADOR RESPONSABLE: Juan Manuel Carrasco Solís

REQUISITOS ESPECÍFICOS:

- Estar en posesión del Título de Técnico en Electrónica
- Tener experiencia en:
 - Montaje de equipos eléctricos de baja y media tensión
 - Experiencia en la construcción y trabajo con sistemas de almacenamiento, principalmente tecnologías Ion-Litio y Supercondensadores
 - Desarrollo de placas de circuito impreso (PCB) para aplicaciones de BMS
 - Trato con proveedores de sistemas eléctricos y electrónicos
 - Presentar 3 informes, uno por campo, donde se detalle la experiencia profesional del candidato. Los campos específicos son los siguientes:
 - Campo 1: Gestión con proveedores.
 - Campo 2: Montaje e integración de sistemas de almacenamiento
 - Campo 3: Desarrollo de PCBs

COMISIÓN DE VALORACIÓN:

- Catedrático Juan Manuel Carrasco Solís
- Catedrático Eduardo Galván Díez
- Doctor Sergio Vázquez Pérez

DESTINO: Departamento de Ingeniería Electrónica. Escuela Superior de Ingenieros

TAREAS A REALIZAR:

- Montaje e integración de sistemas de almacenamiento
- Desarrollo de placas de control
- Compra y gestión de componentes así como las piezas y materiales necesarias

Sevilla, a 13 de Junio de 2017

Julián Martínez Fernández
Vicerrector de Investigación

FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	13/06/2017
ID. FIRMA	PFIRM836YUIGOQ8gqnWK9gTk0a4pCW	PÁGINA	3/3