



Convocatoria de selección para la contratación temporal de personal Investigador para la ejecución del proyecto "Aproximación multinivel al diseño orientado a la fiabilidad de circuitos integrados analógicos y digitales (MARAGDA: Multilevel approach to the reliability aware design of analog and digital integrated circuits. TEC2013-45638-C3-3-R". Convocatoria de Noviembre 2017, REFERENCIA: INV-11-2017-I-021

17 de noviembre de 2017

RELACIÓN DEFINITIVA DE ASPIRANTES ADMITIDOS Y EXCLUIDOS

Nº	Apellidos, Nombre	Admitido/Excluido	Causas
1	Toro Frías, Antonio	ADMITIDO	

CAUSAS DE EXCLUSIÓN

- 1: NO APORTA COPIA COMPULSADA DEL TÍTULO REQUERIDO
- 2: NO APORTA CURRICULUM
- 3: NO APORTA DOCUMENTACIÓN DE MÉRITOS EN FORMATO DIGITAL (CD O PENDRIVE)
- 4: NO POSEE TITULACIÓN REQUERIDA

Sevilla, a 4 de diciembre de 2017

Fdo: Julián Martínez Fernández
Vicerrector de Investigación

Código:PFIRM89455JXXEIZIsbXh6d50wgef8. Permite la verificación de la integridad de este documento electrónico en la dirección: https://pfirma.us.es/verifirma			
FIRMADO POR	JULIAN MARTINEZ FERNANDEZ	FECHA	05/12/2017
ID. FIRMA	PFIRM89455JXXEIZIsbXh6d50wgef8	PÁGINA	1/1